

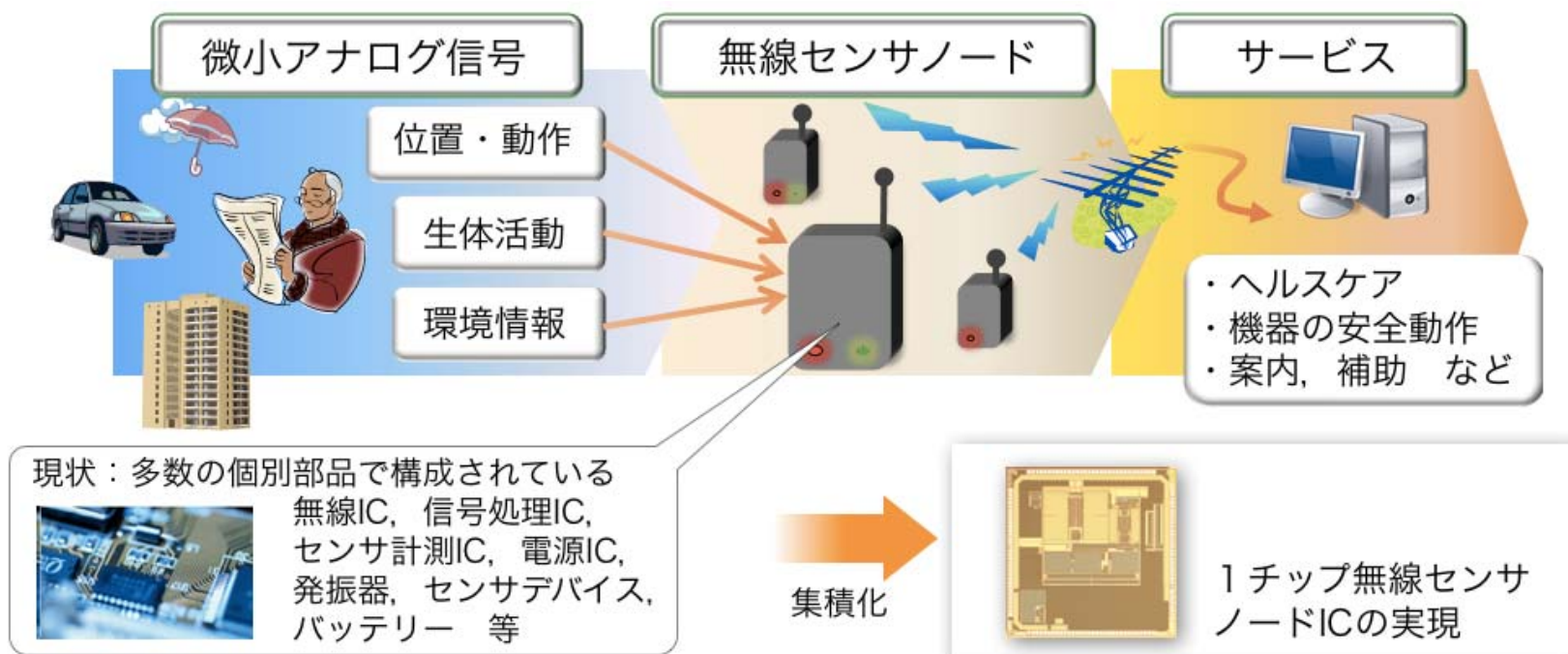
センサ応用に向けた低電力アナログ・デジタル集積回路システムの開発

電気・電子情報工学系 助教 秋田一平

目的

アナログ・デジタル集積回路の低電力、低コスト化技術の開発

- センサのフロントエンド回路（増幅器、フィルタ、A/D変換器など）
- 高効率電源回路（電源制御、整流器、レギュレータなど）
- RF回路（デジタル変復調、発振回路、小型アンテナなど）



H24年度計画

- ・ **低雑音アンプの低電力・小面積化 回路技術の創出から、設計・試作・評価**
- ・ **無線通信応用に向けた低電力・小面積電源回路の基礎検討・設計**
- ・ **低電力・高分解能A/D変換器の基礎検討**